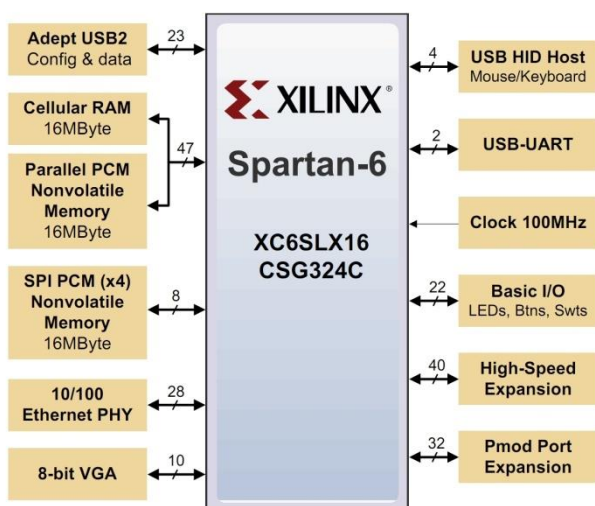
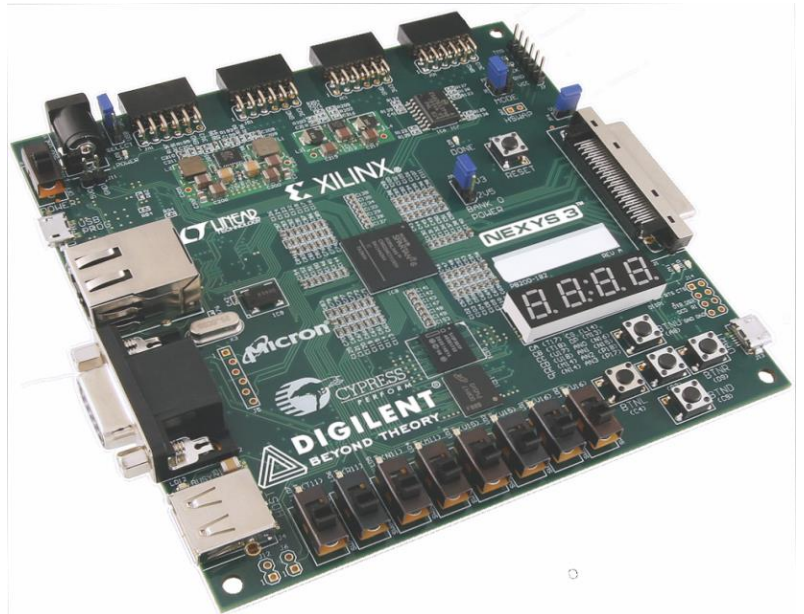


## Megjelent a Nexys™-3, a Digilent legújabb költségghatékony digitális fejlesztő platformja

A Nexys-3 fejlesztőpanel a Xilinx egyik legkorszerűbb Spartan-6 LX16 FPGA-ja köré épül, és tartalmazza mindazokat a kiegészítő áramköröket, perifériákat és be/kimeneti komponenseket, melyek a legtöbb FPGA alkalmazáshoz több, mint elegendő.

A nagy teljesítményű FPGA még az 500MHz-es órajeleket is képes kezelni órajel menedzselő egységei által. Az 576 Kbit méretű integrált, gyors elérésű RAM és a DSP modulok az erőforrásigényes jelfeldolgozási és matematikai feladatok megvalósításához nyújtanak nélkülözhetetlen segítséget. Az FPGA-hoz csatlakozó, összesen 48 Mbyte külső memória (16Mbyte Cellular RAM, 16Mbyte SPI PCM, 16Mbyte párhuzamos PCM) elsősorban a beágyazott processzoros alkalmazásokhoz szükséges. A panelon megtalálhatók egyszerűbb perifériák, mint például kétállású kapcsolók, nyomógombok, LED-ek, 7 szegmenses kijelző és a raszter osztású PMOD csatlakozók, melyhez a Digilent kínálatából több mint 50 féle modul közül választhatunk.



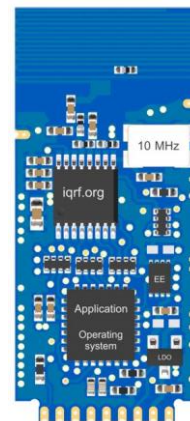
A komolyabb igényeket a többcélú USB perifériák, a 10/100-as Ethernet, a 8 bites VGA és a nagy sebességű differenciális be/kimenetek illesztését is lehetővé tevő 68 pólusú VHDC bővítő csatlakozó elégíti ki. Az Adept USB2 csatlakozón keresztül biztosíthatjuk a panel működéséhez szükséges tápfeszültséget, valamint használhatjuk a Digilent Adept szoftvere által nyújtott szolgáltatásokat. Programozhatjuk a panelon levő FPGA-t és PCM memóriákat, nagy sebességű adatátvitelt (38Mbyte/s) valósíthatunk meg, illetve virtuális be/kimeneti egységeket (nyomógombok, kapcsolók LED-ek) alkalmazhatunk. Az USB-UART csatlakozón keresztül a PC oldali USB adatátvitel egyszerű soros kommunikációként kezelhető le az FPGA-val. Az USB HID Host csatlakozón keresztül

szabványos egeret vagy billentyűzetet illeszthetünk a fejlesztőpanelhez egy előre programozott PIC24FJ192 mikrokontroller által. A Nexys-3 teljes mértékben kompatibilis az ingyenes Xilinx ISE WebPack-el, illetve a többi opcionális Xilinx fejlesztőrendszerrel (ChipScope, Embedded Design Kit, stb.). A Nexys-3 fejlesztőpanel a hozzá tartozó VMOD és PMOD kiegészítőkkel együtt már raktárról elérhető. Oktatási intézmények és diákok, a Xilinx egyetemi program keretében, számos további Digilent fejlesztőeszközt jelentős kedvezménytel vásárolhatnak meg.

További információ és részletes adatlap a gyártó honlapján érhető el: [www.digilentinc.com](http://www.digilentinc.com)

## IQRF tervezőverseny

Az IQRF, intelligens rádiófrekvenciás modulok gyártója értékes nyereményekkel hirdet tervezőversenyt, melyen 10 000 USD értékben osztanak ki díjat, ebből 6 000 USD-t készpénz formájában. A munkákat a zsűri két kategóriában díjazza: a legjobb IQRF alkalmazás, ill. a legjobb diák terv. A versenyre jelentkezni 2011. december 1-től lehet, a pályamunkákat 2012. március 31-ig kell beküldeni. Az eredményhirdetésre 2012 áprilisában kerül sor. A nyertesek kiválasztásánál figyelembe veszik a pályamű eredetiségét, összetettségét, hasznosságát, funkcionalitását valamint a kód és a dokumentáció minőségét. A versenyben bárki részt vehet, aki az IQRF platformra épülő alkalmazást készít. A versenyre regisztrálók 35 % árengedménnyel vásárolhatják meg a DS-START-02 és a DS-MESH-02 fejlesztőkészleteket, valamint további kedvezményt vehetnek igénybe a pályamű benyújtása után, így összességében akár 70% kedvezményre is szert tehetnek. A legjobb tervezőnek munkalehetőséget is felajánl a cég.



Az IQRF moduljaival akár összetett rádiós hálózatok is egyszerűen megvalósíthatóak. Az TR-5xx modulok 868 ill. 916 MHz frekvencián működnek és kis fogyasztású vételi üzemmódban mindössze 35  $\mu$ A-t fogyasztanak.

További információk: [www.iqrf.org/contest](http://www.iqrf.org/contest)